IAP20 Rec'd PCT/PTD 3 0 DEC 2005

WO 2005/004552

5

20

25

30

Schnittstelle für Lampenbetriebsgeräte mit niedrigen Standby-Verlusten

Die vorliegende Erfindung bezieht 10 sich allgemein auf Schnittstellen für Lampenbetriebsgeräte, wie beispielsweise elektronische Vorschaltgeräte für Gasentladungslampen. Die Erfindung bezieht sich weiterhin auf Lampenbetriebsgeräte mit solchen Schnittstellen sowie 15 auf Verfahren zur Ansteuerung eines Lampenbetriebsgeräts mittels einer Schnittstelle.

Mittels derartiger Schnittstellen wird es möglich, Signale von einem Bus bzw. einem mit der Netzspannung verbundenen Taster oder Schalter zu einem Lampenbetriebsgerät hin zu übertragen. Dabei ist in der Schnittstelle üblicherweise eine Auswertelogik vorgesehen, die die an den Eingängen der Schnittstelle anliegenden digitalen oder in Steuersignale für das Lampenbetriebsgerät umsetzt. Die der Schnittstelle zugeführten Signale können dabei Befehle (Sollwerte für Stellwerte etc.), aber auch Zustandsinformationen wiedergeben. Insbesondere wenn eine bidirektionale Schnittstelle vorgesehen ist, können Zustandsinformationen von dem Lampenbetriebsgerät zu einem an die Schnittstelle angeschlossenen Bus hin übertragen werden.

Derartige Schnittstellen werden beispielsweise im Zusammenhang mit dem sogenannten DALI (Digital Adressable 35 Lightening Interface)-Industriestandard verwendet.

2

Aus der DE 197 57 295 Al ist (siehe dort Fig. 7) ein Beispiel für eine Schnittstelle bekannt, an die wahlweise Signale von einem Taster/Schalter oder aber Digitalsignale von einem Bus angelegt werden können. Im Falle eines angeschlossenen Tasters kann dann ein angeschlossenes elektronisches Vorschaltgerät beispielsweise durch einen Tastendruck ein- bzw. ausgeschaltet werden. Weiterhin kann durch eine entsprechende zeitliche Dauer der Druckbetätigung des Tasters ein Sollwert für eine Helligkeitsregelung erzielt werden, da die angeschlossene Auswertelogik der Schnittstelle die Dauer Druckbetätigung des Tasters in ein Sollwertsignal für das elektronische Vorschaltgerät (EVG) umsetzt.

10

- 15 Wie in Figur 6 schematisch dargestellt ist zwischen den eingangsseitigen Anschlüssen 1,2 einer derartigen Schnittstelle 12 und dem Betriebsgerät 13 für eine oder mehrere Lampen 14 ein galvanisches Trennelement 4, beispielsweise ein Optokoppler, vorgesehen. 20 beispielsweise von einem Bus her zugeführten Digitalsignale werden über dieses galvanische Trennelement 4 zu der Auswertelogik 3 hin übertragen, die sich also vom Bus aus gesehen hinter dem galvanischen Trennelement 4 befindet. Da andererseits die Auswertelogik auf 25 eingehende Signale von den Anschlüssen der Schnittstelle 12 hin unverzüglich reagieren muß, besteht beim Stand der Technik das Problem, daß das Lampenbetriebsgerät völlig abgeschaltet werden kann, da andernfalls auch die Auswertelogik mit abgeschaltet werden Die 30 Auswertelogik muß somit ständig mit Netzspannung versorgt werden, was sich in entsprechenden Standby-Verlusten (Leistung, die im Standby-Betrieb niederschlägt.
- 35 Figur 7 zeigt schematisch, wie die Strom-/Spannungsversorgung 27 für die Auswertelogik 3 in dem Vorschaltgerät 13 mittels eines AC/DC-Wandlers 16 auf die Netzspannungsversorgung 15 des Vorschaltgeräts 13

zurückgreift. Weiterhin sind in dem Vorschaltgerät 13 noch schematisch der Wechselrichter 17, der Ausgangstreiber für die Lampe(n) 4 und die mit der Auswertelogik 3 bidirektional kommunizierende Lampensteuerung/-regelung 19

5 ersichtlich.

Die Standby-Verluste stehen im Widerspruch zu den enormen Bemühungen, die in Sachen Energieeinsparung der Lampentechnik in letzter Zeit unternommen wurden. Als ein Beispiel sei dabei die WO 02/082618 Al genannt, die eine 10 Möglichkeit zur Verringerung der Standby-Verluste einer DALI-Schnittstelle zeigt. Gemäß diesem Stand der Technik wird ein DALI-Prozessor in einen Standby-Modus wenn an dem angeschlossenen DALI-Bus keine versetzt, 15 Signale übertragen werden. Im übrigen zeigt Fig. 3 der WO 02/082618 A1 ein Beispiel für den vorherrschenden Trend, daß die Auswertelogik vom DALI-Bus aus gesehen hinter das galvanische Trennelement (Isolation 310 in Fig. 3) angeordnet werden muß.

20

25

30

6,388,399 der US ist ein Steuerungssystem Ansteuerung mehrerer verteilt angeordneter Verbraucher bekannt, bei dem Steuereinheiten vorgesehen sind, welche Ansteuerung von ihnen zugeordneten Verbrauchern vorgesehen sind. Die Möglichkeit der Helligkeitssteuerung Lampen wird dadurch eröffnet, dass durch Steuereinheiten jeweils ein der gewünschten Helligkeit entsprechendes Steuersignal zwischen 0 und 10 Volt erzeugt wird, welches dann von einem der nachgeschalteten Lampenbetriebgerät zum Betreiben einer Lampe umgesetzt wird. Die Ausgestaltung der zum Umsetzen des Steuersignals erforderlichen 0-10 Volt-Schnittstelle ist allerdings nicht näher beschrieben.

35 Die vorliegende Erfindung stellt sich nunmehr die Aufgabe, die Standby-Verluste in einer Schnittstelle für ein Lampenbetriebsgerät zu verringern.

Diese Aufgabe wird durch die Merkmale der unabhängigen Ansprüche gelöst. Die abhängigen Ansprüche bilden den zentralen Gedanken der Erfindung in besonders vorteilhafter Weise weiter.

4

5

Gemäß einem ersten Aspekt der Erfindung ist also eine Schnittstelle für ein Lampenbetriebsgerät vorgesehen, wenigstens einen eingangsseitigen Anschluss für Busleitung oder zur Verbindung mit einem Taster Schalter aufweist. Weiterhin ist eine Auswertelogik zur 10 Verarbeitung von eingangsseitigen an dem anliegenden Signalen und zur Erzeugung von ausgangsseitigen Signalen zur Ansteuerung des Lampenbetriebsgeräts vorgesehen. Ein galvanisches 15 Trennelement entkoppelt galvanisch den wenigstens einen eingangsseitigen Anschluss von dem Ausgang der Schnittstelle, an dem ein Lampenbetriebsgerät angeschlossen werden kann. Gemäß diesem Aspekt Erfindung ist die Auswertelogik auf derjenigen Seite des 20 galvanischen Trennelements angeordnet, die dem eingangsseitigen Anschluss zugewandt ist. Mit anderen Worten, beispielsweise von einem angeschlossenen Bus aus gesehen befindet sich nunmehr die Auswertelogik vor dem galvanischen Trennelement. Dies hat ganz allgemein 25 Vorteil, daß die Auswertelogik hinsichtlich ihrer Energieversorgung unabhängig von dem (hinter dem galvanischen Trennelement angeordneten) Lampenbetriebsgerät ausgelegt werden kann, so daß beispielsweise das Lampenbetriebsgerät teilweise völlig abgeschaltet werden kann und die Auswertelogik 30 dennoch in einen Modus versetzt werden kann, der eine unverzügliche Verarbeitung von an dem Bus eingehenden Signalen ermöglicht.

Die Auswertelogik kann dementsprechend dazu ausgelegt sein, ein angeschlossenes Lampenbetriebsgerät wenigstens teilweise (z.B. nur der Wechselrichter) abzuschalten. Dadurch, daß das Lampenbetriebsgerät nunmehr zumindest teilweise abgeschaltet werden kann (und dennoch garantiert

ist, daß eingehende Signale von der Busleitung unverzüglich ausgewertet werden können, ohne daß die zuerst eingehenden Signale nicht erkannt werden) können Standby-Verluste im Lampenbetriebsgerät verringert werden.

5

5

10

15

20

Insbesondere kann die Auswertelogik dazu ausgelegt sein, mittels des galvanischen Trennelements Befehle angeschlossene Lampenbetriebsgerät zu übermitteln, durch welche Befehle das Lampenbetriebsgerät Netzspannung trennbar ist. Das Lampenbetriebsgerät kann beispielsweise mittels eines Relais oder eines Optokoppler-gesteuerten Triacs vom Netz trennbar sein.

Die Auswertelogik kann dabei dazu ausgelegt sein, mittels desselben und/oder mittels eines separaten galvanischen Stellwerte Trennelements an das angeschlossene Lampenbetriebsgerät zu übermitteln. Mit anderen Worten, falls die Möglichkeit der völligen Netztrennung für das Lampenbetriebsgerät vorgesehen ist. können die entsprechenden Befehle für diese Funktion über dieselbe galvanische Trennung oder auch über ein die galvanisches Trennelement, wie Stellwertbefehle Sollwerte für (beispielsweise eine Lampenhelligkeitsregelung) übermittelt werden.

25

30

kann das galvanische Trennelement Im übrigen ausgelegt sein, in bidirektionaler Weise auch Signale von angeschlossenen Lampenbetriebsgerät eingangsseitigen Anschlüsse und gegebenenfalls einen daran angeschlossenen Bus zu übermitteln. Derartige Signale sind Zustandsinformationen beispielsweise von dem angeschlossenen Lampenbetriebsgerät, die Istwerte oder aber auch Fehler darstellen können.

35

Im Ruhezustand, in dem keine Signale übertragen werden, liegt beispielsweise gemäß dem DALI-Standard an den eingangsseitigen Anschlüssen ein Hochpegel-Signal an. Gemäß der Erfindung wird dieses Hochpegel-Signal zur Energieversorgung der Auswertelogik ausgenutzt. Dies wäre

offensichtlich nicht möglich, wenn sich wie beim Stand der Technik die Auswertelogik vom Bus aus betrachtet hinter dem galvanischen Trennelement befindet.

5 Indessen läßt sich die Erfindung auch auf Systeme anwenden, bei denen im Ruhezustand (in dem also keine Signale über den Bus übertragen werden) an den eingangsseitigen Anschlüssen ein Niedrigpegel-Signal anliegt. In diesem Fall wird die Auswertelogik bei einem 10 Wechsel des Bus auf ein Hochpegel-Signal so schnell aktiviert, daß sicher auch die ersten Bits des eingehenden Digitalsignals detektiert werden können.

Gemäß einem weiteren Aspekt der vorliegenden Erfindung ist 15 eine Schnittstelle für ein Lampenbetriebsgerät, beispielsweise eine EVG für Gasentladungslampe eine vorgesehen, das eine Auswertelogik aufweist, die mittels wenigstens eines eingangsseitigen Signalanschlusses der Schnittstelle mit Spannung versorgt wird. Dieser Anschluss 20 hat somit eine Doppelfunktion.

Gemäß einem weiteren Aspekt der Erfindung ist ein Lampenbetriebsgerät mit einer derartigen Schnittstelle vorgesehen.

25

30

35

Schließlich schlägt die Erfindung auch ein Verfahren zur Ansteuerung eines Lampenbetriebsgeräts mittels einer Schnittstelle vor, bei dem beispielsweise über Busleitung eingehende Signale zuerst beispielsweise durch eine Auswertelogik verarbeitet und in Steuersignale für Lampenbetriebsgerät umgesetzt werden, bevor sie eines galvanischen Trennelements dem Lampenbetriebsgerät hin übermittelt werden. Die Umsetzung der eingehenden Signale erfolgt also vor der Übertragung der umgesetzten Steuerbefehle über das galavanische Trennelement.

Weitere Merkmale, Vorteile und Eigenschaften der vorliegenden Erfindung werden aus der nunmehr folgenden

detaillierten Beschreibung eines Ausführungsbeispiels und unter Bezugnahme auf die Figuren der begleitenden Zeichnungen ersichtlich.

- 5 Fig. 1 zeigt dabei eine schematische Ansicht einer erfindungsgemäßen Schnittstelle für ein Lampenbetriebsgerät,
- Fig. 2 zeigt einen Ausschnitt von Fig. 1, nämlich die Schnittstellenschaltung mit Auswertelogik sowie die galvanische Kopplung für den Fall einer unidirektionalen Schnittstelle.
- Fig. 3 zeigt einen Ausschnitt vergleichbar zu Fig. 2, aber für eine bidirektionale Schnittstelle,

20

- Fig. 4 zeigt einen Ausschnitt von Fig. 1, nämlich die galvanische Kopplung sowie schematisch die Vorschaltgerät-Elektronik für ein Ausführungsbeispiel der Erfindung, bei dem die Vorschaltgerät-Elektronik lediglich vom Netzgetrennt werden kann,
- Fig. 5 zeigt eine Darstellung vergleichbar zu Fig. 4, 25 allerdings für ein Ausführungsbeispiel, bei dem über eine zusätzliche galvanische Kopplung einerseits Stellwerte für eine Lampensteuerung/-regelung und andererseits Rückmeldungen von der Vorschaltgerät-30 Elektronik übertragen werden können, und
 - Fig. 6 und Fig. 7 zeigen Schnittstellen, von denen die vorliegende Erfindung ausgeht.
- 35 Wie in Fig. 1 schematisch dargestellt, werden gemäß der Erfindung Steuersignale an wenigstens einem eingangsseitigen Anschluss 1, 2 einer Schnittstellenschaltung 12 angelegt.

Auch wenn in den Ausführungsbeispielen zwei Anschlüsse 1,2 für ein Busleitungspaar oder einen Taster/Schalter gezeigt sind, ist zu betonen, dass sich die vorliegende Erfindung auch auf Schnittstelle zum Anschluss einer einzigen Signalleitung anwenden lässt.

8

Die Steuersignale können beispielsweise digitale Signale (bspw. gemäß dem DALI-Standard) oder Signale von einem 10 Taster/Schalter sein. In der Schnittstellenschaltung 12 eine Auswertelogik 3 vorgesehen, die die an den eingangsseitigen Anschlüssen 1, 2 zugeführten Steuersignale in Ansteuersignale für eine Vorschaltgerät-Elektronik 13 umsetzt. Diese bereits umgesetzten 15 Steuersignale werden von der Auswertelogik 3 über eine galvanische Kopplung, bspw. einen Optokoppler 4 oder einen Übertrager, zu der Vorschaltgerät-Elektronik übertragen, wobei die Vorschaltgerät-Elektronik, 13 dann Lampen eine oder mehrere wiederum 14 entsprechend 20 ansteuert. Die Vorschaltgerät-Elektronik 13 wird in bekannter Weise mit Netzspannung 15 versorgt.

diesem Ausführungsbeispiel Dagegen wird gemäß die Auswertelogik 3 nicht mittels der Netzspannungsversorgung 15 des Betriebsgeräts (hier Vorschaltgerät), sondern über eingangsseitigen Anschlüsse 1, 2 (beispielsweise Busleitungen) mit Energie versorgt. Die Auswertelogik 3 ist somit hinsichtlich ihrer Spannungsversorgung unabhängig von der Spannungsversorgung des Betriebsgeräts.

30

25

Die Auswertelogik 3 gemäss der Erfindung ist somit Teil der Schnittstelle 3 und nicht mehr wie beim Stand der Technik Teil des Betriebsgeräts 13.

35 Die Auswertelogik 3 kann bspw. als ASIC, Microcontroller oder DSP ausgeführt sein.

Dabei ist einerseits der Fall möglich, daß im Ruhezustand des Busses (beispielsweise beim DALI-Standard), in dem keine Signale über die Busleitung übertragen werden, an den eingangsseitigen Anschlüssen 1, 2 ein Hochpegel-Signal anliegt (beispielsweise +10 V), das somit eine Spannungsversorgung für die Auswertelogik 3 bildet.

9

Wenn im Ruhezustand des Busses keine Spannung an den eingangsseitigen Anschlüssen 1, 2 anliegt, ist die Auswertelogik 3 so ausgeführt, daß sie unverzüglich bei einem Wechsel der Busleitung auf ein Hochpegel-Signal durch diesen Spannung erst aktiviert wird (wake-up), wobei diese Aktivierung ausreichend schnell erfolgt, um eine sichere Erfassung des ersten Bits des eingehenden Digitalsignals zu gewährleisten.

Fig. 2 zeigt in einer detaillierten Ansicht die Schnittstellenschaltung 12 mit der Auswertelogik 3 sowie die galvanische Kopplung 4. Die Vorschaltgerät-Elektronik 13 ist dagegen in dieser Fig. 2 (wie auch in der im folgenden erläuterten Fig. 3) nicht weiter beschrieben.

20

35

Wie in Fig. ersichtlich werden die an den 25 eingangsseitigen Anschlüssen 1 2 und eingehenden Steuersignale durch eine Dioden-Schaltung gleichgerichtet.

Beim DALI-Standard liegt bekanntlich im Ruhezustand ein 30 Hochpegel-Signal an den eingangsseitigen Anschlüssen 1, 2 der Schnittstellenschaltung 12 an, so daß dieses Hochpegel-Signal mittels einer Konstantstromquelle 5 (eingeprägter Strom) und einer Diode 7 als Stromversorgung 8 für die Auswertelogik 3 verwendet werden kann.

Im übrigen erfaßt die Auswertelogik 3 mittels eines Spannungsteilers die an den eingangsseitigen Anschlüssen

10

1, 2 anliegenden Steuersignale (beim DALI-Standard beispielsweise die Flanken der digitalen Signale), setzt sie gemäß einer in der Auswertelogik 3 implementierten Logik in Steuersignale um und führt diese Ausgangs-Steuersignale 23 dem galvanischen Trennelement 4 zu, das gemäß dem Ausführungsbeispiel von Fig. 2 und 3 als Optokoppler ausgeführt ist. Indessen sind auch andere galvanische Trennelemente, wie beispielsweise Übertrager etc., denkbar.

10

Das Ausführungsbeispiel von Fig. 3 unterscheidet sich von dem gemäß Fig. 2 darin, daß die Schnittstelle 12 insgesamt als bidirektionale Schnittstelle ausgebildet ist. heißt, in dem galvanischen Trennelement 4 ist ein erster Zweig 10 zur Übertragung von Signalen oder Befehlen hin zu 15 einem angeschlossenen Betriebsgerät sowie ein Zweig 9 zur Rückübertragung von Signalen oder Befehlen von einem angeschlossenen Betriebsgerät zu den Anschlüssen 1, 2 vorgesehen. Zusätzlich zu der gemäß Fig. 2 beschriebenen Funktion werden also der Auswertelogik 3 in diesem Fall 20 auch Eingangssignale 25 von dem galvanischen Trennelement 4 her zugeführt, wobei die Auswertelogik 3 nunmehr diese beispielsweise digitale 25 in Bussignale Signale und mit diesen Ausgangssignalen umsetzt 11 ansteuert. Die Ausgangssignale von Bustreiber 25 Bustreiber 11 können dann mittels der Anschlüsse 1, an eine angeschlossene beispielsweise Busleitung übertragen werden.

Festzuhalten ist also, daß gemäß den Ausführungsbeispielen 30 3 die Auswertelogik und eingangsseitigen Anschlüssen 1, 2 der Schnittstelle 12 aus gesehen vor dem galvanischen Trennelement 4 angeordnet und Bestandteil der Schnittstelle echter ist. Weiterhin ist festzuhalten, daß die Auswertelogik 3 nicht 35 von der Netzspannungsversorgung ausgehend Betriebsgeräts 13, sondern ausgehend von den Signal-

11

Eingangsanschlüsse 1, 2 der Schnittstelle 12 mit Spannung versorgt wird.

Bezugnehmend auf Fig. 4 und 5 werden nunmehr im Detail die galvanische Kopplung 4 sowie die relevanten Abschnitte der Vorschaltgerät-Elektronik 13 näher erläutert. Die an die galvanische Kopplung 4 selbstverständlich auch hier angeschlossene Schnittstelle 12 mit der Auswertelogik 3 ist dagegen in Fig. 4 und 5 nicht dargestellt.

10

15

20

25

30

5

Wie in Fig. 4 ersichtlich, kann die galvanische Kopplung 4 als Optokoppler-gesteuerter Triac ausgebildet sein, der je nach Ansteuerung durch die Auswertelogik 3 die gesamte Vorschaltgerät-Elektronik 13 von der Netzspannung 15 trennen kann. In diesem Fall fallen in dem Vorschaltgerät 13 im Standby-Betrieb keine Verluste mehr an.

Selbstverständlich kann auch vorgesehen sein, dass im Standby-Betrieb nur Teile des Vorschaltgeräts 13 (bspw. der Wechselrichter) abgeschaltet werden.

Die Vorschaltgerät-Elektronik 13 ist in Fig. 4 und 5 nur schematisch wiedergegeben und umfaßt insbesondere einen 16, DC/HF-Wechselrichter AC/DC-Wandler einen 17 eine Halbbrückenschaltung), (beispielsweise Ausgangstreiberschaltung 18 sowie eine Lampensteuerung/regelung 19, die beispielsweise Lampenparameter (Strom, Spannung etc.) erfaßt und abhängig von dieser Erfassung einem Regelalgorithmus den Sollwert für Hochfrequenz und/oder die DC-Busspannung (Zwischenkreisspannung) 26 vorgibt und bspw. die Schaltfrequenz des Wechselrichters 17 entsprechend einstellt.

Das Ausführungsbeispiel gemäß Fig. 5 ist gegenüber dem von 35 Fig. 4 dahingehend erweitert, daß die Auswertelogik 3 (bekanntlich in Fig. 4 und 5 nicht dargestellt) nicht nur ein galvanisches Trennelement 4 zum Ein-/Ausschalten der Netzspannung 15 für die Vorschaltgerät-Elektronik 13 ansteuert, sondern darüber hinaus auch über dasselbe oder

12

wie in Fig. 5 dargestellt, ein separates galvanisches Trennelement 20 Stellwerte (beispielsweise Sollwerte) für die Lampensteuerung/-regelung 19 und anderer Signale übermittelt.

5

10

15

Darüber hinaus oder alternativ kann das galvanische Trenn-20 (im Ausführungsbeispiel ein Optokoppler) bidirektional ausgeführt sein und neben dem ersten Übertragungszweig 22 für die Stellwerte auch einen Feedback-Zweig 21 aufweisen, Zustandsinformationen um und/oder Fehlermeldungen von der Lampensteuerung/-regelung 19 oder anderen Bauteilen der Vorschaltgerät-Elektronik 13 über den Zweig 21 des galvanischen Trennelements 20 zu der Auswertelogik 3 hin zu übertragen, daß diese so entsprechende digitale Signale (24 gemäß Fig. 3) an den Anschlüssen 1, 2 der Schnittstelle 12 ausgeben kann.

WO 2005/004552

PCT/EP2004/006793

TridonicAtco P28196WO

5 Ansprüche:

1. Schnittstelle für ein Lampenbetriebsgerät (13), aufweisend

- wenigstens einen eingangsseitigen Anschluss (1, 2) zum Anschluss von Busleitungen oder zur Verbindung mit einem Taster bzw. Schalter,
 - eine Auswertelogik (3) zur Verarbeitung von an dem eingangsseitigen Anschluss (1, 2) anliegenden Signalen

13

- und zur Erzeugung von ausgangsseitigen Signalen zur Ansteuerung des Lampenbetriebsgeräts (3), und
 - wenigstens ein galvanisches Trennelement (4), um den eingangsseitigen Anschluss (1, 2) galvanisch von dem Lampenbetriebsgerät (13) zu entkopplen,
- dadurch gekennzeichnet,
 dass die Auswertelogik (3) auf derjenigen Seite des
 galvanischen Trennelements (4) angeordnet ist, die dem
 wenigstens einen eingangsseitigen Anschluss (1, 2)
 zugewandt ist.

25

30

35

- 2. Schnittstelle nach Anspruch 1, dadurch gekennzeichnet, dass die Auswertelogik (3) dazu ausgelegt ist, ein angeschlossenes Lampenbetriebsgerät (13) wenigstens teilweise abzuschalten.
- 3. Schnittstelle nach Anspruch 2,
 dadurch gekennzeichnet,
 dass die Auswertelogik (3) dazu ausgelegt ist, mittels
 des galvanischen Trennelements (4) Signale bzw. Befehle
 an das angeschlossene Lampenbetriebsgerät (13) zu
 übermitteln, durch die dieses von der Netzspannung (15)

14

trennbar ist.

4. Schnittstelle nach Anspruch 2 oder 3, dadurch gekennzeichnet,

- 5 dass das Lampenbetriebsgeräts (13) mittels eines Relais oder eines optokoppler-gesteuerten Triacs vom Netz trennbar ist.
- 5. Schnittstelle nach einem der vorhergehenden Ansprüche, 10 dadurch gekennzeichnet, dass die Auswertelogik (13) dazu ausgelegt ist, mittels

desselben und/oder mittels eines separaten galvanischen Trennelements (4) Stellwerte an das angeschlossene Lampenbetriebsgerät (13) zu übermitteln.

15

20

6. Schnittstelle nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet,

dass das galvanische Trennelement (4) dazu ausgelegt ist, in bidirektionaler Weise auch Signale von einem angeschlossenen Lampenbetriebsgerät (13) an die eingangsseitigen Anschlüsse und ggf. an einen daran angeschlossenen Bus zu übermitteln.

7. Schnittstelle nach einem der vorhergehenden Ansprüche, 25 dadurch gekennzeichnet,

> dass im Ruhezustand, in dem keine Signale übertragen werden, an den eingangsseitigen Anschlüssen ein Hochpegel-Signal anliegt, das die Auswertelogik (3) mit Energie versorgt.

30

8. Schnittstelle nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet,

dass im Ruhezustand, in dem keine Signale übertragen werden, an den eingangsseitigen Anschlüssen ein

Niedrigpegel-Signal anliegt und die Auswertelogik (3) 35 durch einen Wechsel auf ein Hochpegel-Signal aktivierbar WO 2005/004552

ist.

20

25

35

und darauf

9. Schnittstelle für ein Lampenbetriebsgerät, aufweisend

- wenigstens einen eingangsseitigen Signalanschluss (1,

PCT/EP2004/006793

- 5 2) zum Anschluss einer Busleitung oder zur Verbindung mit einem Taster bzw. Schalter, und
 - eine Auswertelogik (3) zur Verarbeitung von an dem wenigstens einen eingangsseitigen Signalanschluss (1, 2) anliegenden Signalen und zur Erzeugung von
- 10 ausgangsseitigen Signalen zur Ansteuerung des
 Lampenbetriebsgeräts (13), und
 d a d u r c h g e k e n n z e i c h n e t,
 dass die Auswertelogik (3) eine von der
 Netzspannungsversorgung des Lampenbetriebsgeräts (13)
 unabhängige Spannungsversorgung aufweist.
 - 10. Schnittstelle nach Anspruch 9,
 dadurch gekennzeichnet,
 dass die Auswertelogik (3) mittels dem wenigstens einen
 eingangsseitigen Signalanschluss (1, 2) mit Spannung
 versorgt wird.
 - 11. Lampenbetriebsgerät, insbesondere Vorschaltgerät für eine Leuchtstoffröhre, aufweisend eine Schnittstelle (12) nach einem der vorhergehenden Ansprüche.
 - 12. Verfahren zur Ansteuerung eines Lampenbetriebsgeräts über eine Schnittstelle (12), aufweisend die folgenden Schritte:
- Anlegen von Bussignalen oder Taster-/Schaltersignalen an wenigstens einen eingangsseitigen Anschluss (1, 2) der Schnittstelle (12),
 - Verarbeitung von an dem eingangsseitigen Anschluss anliegenden Signalen und Erzeugung von ausgangsseitigen Signalen zur Ansteuerung des Lampenbetriebsgeräts (13),
 - Übermittlung der verarbeiteten Ansteuersignale mittels

16

eines galvanischen Trennelements (4) zu dem Lampenbetriebsgerät (13).

- 13. Verfahren nach Anspruch 12,
- 5 dadurch gekennzeichnet,

dass mittels des galvanischen Trennelements (4) Signale oder Befehle an das angeschlossene Lampenbetriebsgerät (13) übermittelt werden, durch das dieses von der

Netzspannung (15) getrennt wird.

10

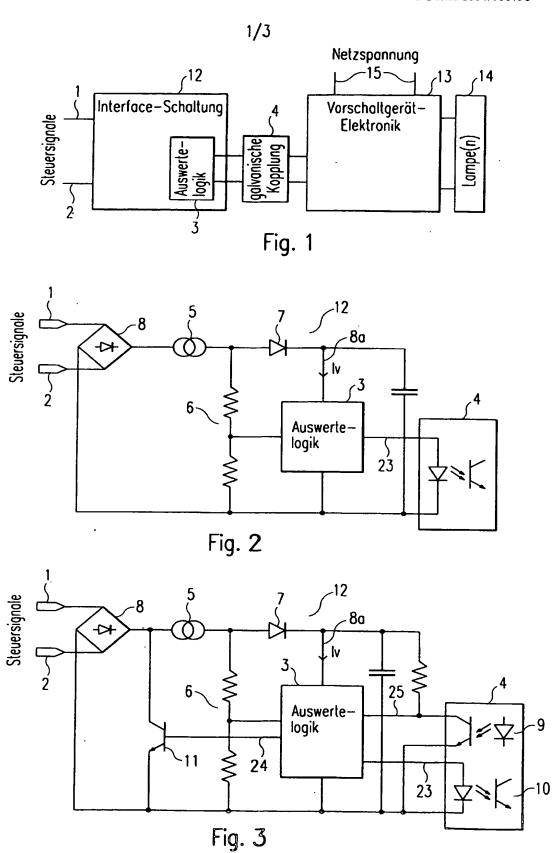
15

20

- 14. Verfahren nach Anspruch 13, dadurch gekennzeichnet, dass das Lampenbetriebsgeräts (13) mittels eines Relais oder eines optokoppler-gesteuerten Triacs vom Netz getrennt wird.
- 15. Verfahren nach einem der Ansprüche 12 bis 14, dadurch gekennzeichnet, dass mittels des galvanischen Trennelements (4) Stellwerte an das angeschlossene Lampenbetriebsgerät (13) übermittelt werden.
- 16. Verfahren nach einem der Ansprüche 12 bis 15, dadurch gekennzeichnet,
- dass Signale von einem angeschlossenen
 Lampenbetriebsgerät (13) an die eingangsseitigen
 Anschlüsse (1, 2) und ggf. an einen daran
 angeschlossenen Bus übermittelt werden.
- 30 17. Verfahren nach einem Ansprüche 12 bis 16, dadurch gekennzeichnet, dass im Ruhezustand, in dem keine Signale übertragen werden, an den eingangsseitigen Anschlüssen (1, 2) ein Hochpegel-Signal anliegt, das die Auswertelogik (3) mit 35 Energie versorgt.

17

18. Verfahren einem der Ansprüche 12 bis 16, dadurch gekennzeichnet, dass im Ruhezustand, in dem keine Signale übertragen werden, an den eingangsseitigen Anschlüssen (1, 2) ein Niedrigpegel-Signal anliegt und die Auswertelogik (3) durch einen Wechsel auf ein Hochpegel-Signal aktiviert wird.



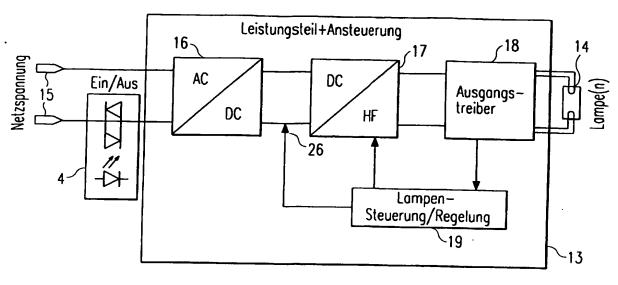


Fig. 4

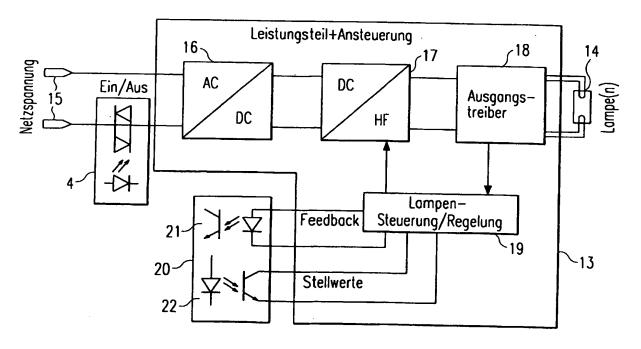


Fig. 5

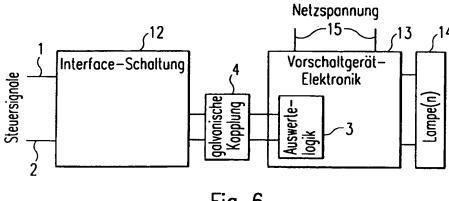
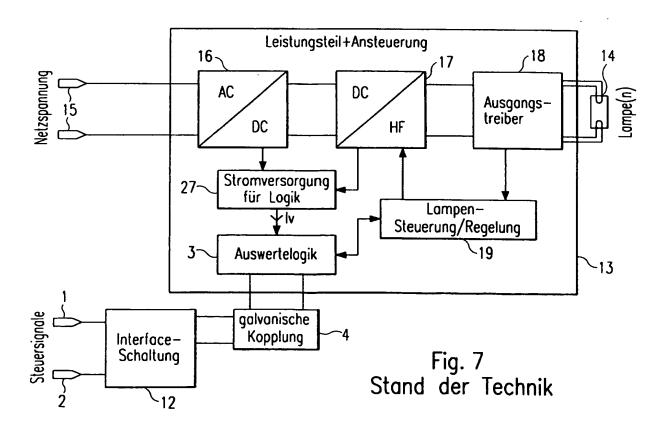


Fig. 6 Stand der Technik



INTERNATIONAL SEARCH REPORT

Ir tional Application No PCT/EP2004/006793

		PCI/E	P2004/006/93
A. CLASS IPC 7	HO5B37/02		
According	to International Patent Classification (IPC) or to both national classific	calion and IPC	
	SEARCHED		
Minimum d IPC 7	ocumentation searched (classification system followed by classificat H05B	ion symbols)	
Documenta	tion searched other than minimum documentation to the extent that	such documents are included. In the	fields searched
Flectronic o	tata base consulted during the International search (name of data ba	see and, where practical coarch tor	an unad)
1	ternal, PAJ, WPI Data		4300)
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category *	Challon of document, with indication, where appropriate, of the re-	levant passages	Relevant to claim No.
X Y	US 6 388 399 B1 (ECKEL DAVID P 14 May 2002 (2002-05-14) column 8, line 21 - column 31, l		1-5, 12-15 6,7,11,
v	figures 2-21		16,17
X	US 6 081 586 A (MATHE JACQUES ET 27 June 2000 (2000-06-27)	I AL)	1,9,10
Y	column 4, line 9 - column 13, lin figures 1-7	ne 18;	7,11,17
Υ .	US 6 297 724 B1 (BRYANS DARRYL J 2 October 2001 (2001-10-02) column 4, line 23 - column 14, li figures 1-8		6,16
A	US 4 691 341 A (KNOBLE DAVID W E 1 September 1987 (1987-09-01)	ET AL)	
		-/	
X Funt	ner documents are listed in the continuation of box C.	X Patent family members are	listed in annex.
"A" docume	tegories of cited documents: Int defining the general state of the art which is not ered to be of particular relevance locument but published on or after the international	*T* later document published after or priority date and not in confi cled to understand the princip invention	lct with the application but le or theory underlying the
filing d "L" docume which i	ate nt which may throw doubts on priority claim(s) or s cited to establish the publication date of another or other special reason (as specified)	 "X" document of particular relevance cannot be considered novel for involve an inventive step where "Y" document of particular relevance cannot be considered to involve 	cannot be considered to the document is taken alone e: the claimed invention
other n *P* docume	ent referring to an oral disclosure, use, exhibition or neans nt published prior to the international filing date but an the priority date claimed	document is combined with on ments, such combination being in the art. *&' document member of the same	e or more other such docu- g obvious to a person skilled
	actual completion of the international search	Date of mailing of the Internatio	
	l September 2004	29/09/2004	
Name and m	nailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2	Authorized officer	
	Curopean Patern Chiles, P.S. 3010 Paterniaan 2 NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo ni, Fax: (+31–70) 340–3016	Albertsson, E	

INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP2004/006793

(Continu	ation) DOCUMENTS CONSIDERED TO BE RELEVANT	PC1/EP2004/006/93
alegory °	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
	GB 2 368 169 A (SWITCHFORWARD LTD) 24 April 2002 (2002-04-24)	
	US 2002/175637 A1 (WILHELM WILLIAM GEORGE) 28 November 2002 (2002-11-28)	
١	US 4 656 475 A (MILLER EDWARD B ET AL) 7 April 1987 (1987-04-07)	
,		

Form PCT/ISA/210 (continuation of second sheet) (January 2004)

INTERNATIONAL SEARCH REPORT

Ir onal Application No
PCT/EP2004/006793

					i		004/000/93
	atent document d in search report		Publication date		Patent family member(s)		Publication date
us	6388399	B1	14-05-2002	AU	4083599	Α	06-12-1999
			1, 00 2002	CA	2332866		25-11-1999
				WO	9960804		25-11-1999
				AU	3988599		06-12-1999
				AU	3988699		06-12-1999
				AU	4080599		06-12-1999
				CA	2332858		25-11-1999
				CA	2332859		25-11-1999
				CA	2332871		25-11-1999
				WO	9960354		25-11-1999
				WO	9960803		25-11-1999
				WO	9960538		25-11-1999
				ÜS	6122678		19-09-2000
				US	6307331		23-10-2001
US	6081586	 А	27-06-2000	EP	1131936	A2	12-09-2001
				WO	0030324		25-05-2000
US	6297724	B1	02-10-2001	NONE			
US	4691341	Α	01-09-1987	NONE			
GB	2368169	Α	24-04-2002	AU	4861401	 А	07-11-2001
				ΕP	1279077		29-01-2003
				WO	0182012		01-11-2001
				US	2003090362	A1	15-05-2003
US	2002175637	A 1	28-11-2002	US	2004160197		19-08-2004
				CA	2448565		05-12-2002
				EP	1407639		14-04-2004
				WO	02098181	A1 	05-12-2002
US	4656475	Α	07-04-1987	AT	12995		15-05-1985
				AU	532683	B2	06-10-1983
				AU	6576280		22-05-1981
				BR	8008842	A	01-09-1981
				CA	1198160	Al	17-12-1985
				DE	3039666		14-05-1981
				DE	3070558		30-05-1985
				EP	0038852		04-11-1981
				JP MV	56082906		07-07-1981
				MY	25886		31-12-1986
				WO	8101350		14-05-1981
				US	4396844		02-08-1983
				US	4489385		18-12-1984
				US US	4511895		16-04-1985
					4535332		13-08-1985
				US	4484258		20-11-1984
				US	4367414		04-01-1983
				US	4598286	^	01-07-1986

INTERNATIONALER RECHERCHENBERICHT

		PCT/EP2	2004/006793
A. KLASS	IFIZIERUNG DES ANMELDUNGSGEGENSTANDES H05B37/02		
1116	11036377 02		
	nernationalen Patentklassifikation (IPK) oder nach der nationalen Kla RCHIERTE GEBIETE	ssifikation und der IPK	
Recherchie	nter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymb	ole)	
IPK 7	H05B		
Recharchio	rte aber nicht zum Mindestprütstoff gehörende Veröffentlichungen, s		
Hecherchie	ne aber nicht zum windessprüsion genorende Veronenlichungen, s	owen diese unter die recherchierten Ge	biele tallen
Während de	er internationalen Recherche konsultierte elektronische Datenbank (f	Name der Dalenhank und eutl verwen	Into Suphhagriffo)
	ternal, PAJ, WPI Data	Tame del Dalembatik und EVII. VelWell	ere Sucribegrine)
2,0 1,,	ocinar, tho, mi baca		
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN		· · · · · · · · · · · · · · · · · · ·
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	e der in Betracht kommenden Teile	Betr. Anspruch Nr.
Х	US 6 388 399 B1 (ECKEL DAVID P 14. Mai 2002 (2002-05-14)	ET AL)	1-5, 12-15
Y	Spalte 8, Zeile 21 - Spalte 31, 7	Zeile 60;	6,7,11,
	Abbildungen 2-21	,	16,17
X	US 6 081 586 A (MATHE JACQUES ET	ΓAL)	1,9,10
v	27. Juni 2000 (2000-06-27)		
Y	Spalte 4, Zeile 9 - Spalte 13, Ze Abbildungen 1-7	enie 18;	7,11,17
Υ	US 6 297 724 B1 (BRYANS DARRYL J	ET AL)	6,16
	2. Oktober 2001 (2001-10-02) Spalte 4, Zeile 23 - Spalte 14, 2	Zadla O.	'
	Abbildungen 1-8	terre o;	
Α	US 4 691 341 A (KNOBLE DAVID W	ET AL)	
	1. September 1987 (1987-09-01)	I AL)	
,		-/	
	•	-/	
X Welter	ere Veröffentlichungen sind der Fortsetzung von Feld C zu	X Siehe Anhang Patentfamilie	
	Kategorien von angegebenen Veröffentlichungen : itlichung, die den allgemeinen Stand der Technik definiert,	*T* Spätere Veröffentlichung, die nach oder dem Prioritätsdatum veröffen	dem internationalen Anmeldedatum
aber ni	cht als besonders bedeutsam anzusehen ist Dokument, das jedoch erst am oder nach dem internationalen	Erlindung zugrundellegenden Prin	n nur zum Verständnis des der zips oder der ihr zugrundeliegenden
Anmelo	dedatum veröffentlicht worden ist tlichung, die geelgnet ist, einen Prioritätsanspruch zweitelhaft er-	Theorie ängegeben ist "X" Veröffentlichung von besonderer Bekann allein aufgrund dieser Veröffe	edeutung; die beanspruchte Erfindung
schoine	en zu lassen, oder durch die das Veröflentlichungsdatum einer n im Recherchenbericht genannten Veröffentlichung belegt werden.		
ausgefü	ûhri)	kann nicht als auf erfinderischer Ti werden, wenn die Veröffentlichung	myken beruneng beiragniei
eine Be	illichung, die sich auf eine mündliche Offenbarung. mutzung, eine Ausstellung oder andere Maßnahmen bezieht illichung, die vor dem Internationalen Anmeldedatum, aber nach	Veröffentlichungen dieser Kategor diese Verbindung für einen Fachm	e in Verbindung gebracht wird und
dem be	anspruchten Prioritätsdatum veröffentlicht worden ist	*&* Veröffentlichung, die Mitglied derse	
Caturil UES A	bschlusses der Internationalen Recherche	Absendedatum des internationaler	Hecherchenberichts
21	. September 2004	29/09/2004	
Name und Po	ostanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2	Bevoltmächtigter Bediensteter	
	NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl. For: (-31-70) 340-3016	Albertsson, E	
	Fax: (+31-70) 340-3016	nibertaaun, E	

INTERNATIONALER RECHERCHENBERICHT

I Jonales Aktenzelchen
PCT/EP2004/006793

		PCT/EP2004/006793			
	ung) ALS WESENTLICH ANGESEHENE UNTERLAGEN				
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht komme	enden Teile	Betr. Anspruch Nr.		
Ą	GB 2 368 169 A (SWITCHFORWARD LTD) 24. April 2002 (2002-04-24)				
A	US 2002/175637 A1 (WILHELM WILLIAM GEORGE) 28. November 2002 (2002-11-28)				
A	US 4 656 475 A (MILLER EDWARD B ET AL) 7. April 1987 (1987-04-07)				
İ			-		

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentlamilie gehören

Int Lionates Aktenzeichen
PCT/EP2004/006793

			·			1017272004/000793		
	echerchenbericht rtes Patentdokument		Datum dei Veröffentlichung		Mitglied(er) der Patentfamilie		Datum der Veröffentlichung	
US	6388399	B1	14-05-2002	AU	4083599	Α	06-12-1999	
				CA	2332866		25-11-1999	
				WO	9960804		25-11-1999	
				AU	3988599		06-12-1999	
				AU	3988699		06-12-1999	
				AU	4080599		06-12-1999	
				CA	2332858		25-11-1999	
				CA	2332859		25-11-1999	
				CA	2332871		25-11-1999	
				WO	9960354		25-11-1999	
				WO	9960803		25-11-1999	
				WO	9960538		25-11-1999	
				ÜS	6122678		19-09-2000	
				US	6307331		23-10-2001	
US	6081586	Α	27-06-2000	EP	1131936		12-09-2001	
				WO	0030324	A2	25-05-2000	
US	6297724	B1	02-10-2001	KEINE				
US	4691341	Α	01-09-1987	KEINE				
GB	2368169	A	24-04-2002	AU	4861401	A	07-11-2001	
				EP	1279077	A1	29-01-2003	
				WO	0182012	Al	01-11-2001	
				U\$ 	2003090362	A1	15-05-2003	
US	2002175637	A1	28-11-2002	US	2004160197	A1	19-08-2004	
				CA	2448565		05-12-2002	
				ΕP	1407639		14-04-2004	
				WO	02098181	A1	05-12-2002	
US	4656475	A	07-04-1987	AT	12995		15-05-1985	
				AU	532683		06-10-1983	
				AU	6576280		22-05-1981	
				BR	8008842		01-09-1981	
				CA	1198160		17-12-1985	
				DE	3039666		14-05-1981	
				DE	3070558		30-05-1985	
				EP	0038852		04-11-1981	
				JP MV	56082906		07-07-1981	
				MY	25886		31-12-1986	
				WO	8101350		14-05-1981	
				US US	4396844		02-08-1983	
					4489385		18-12-1984	
				US	4511895		16-04-1985	
				US	4535332		13-08-1985	
				US	4484258		20-11-1984	
				116	7767714			
				US US	4367414 4598286		04-01-1983 01-07-1986	